

⑩ 日本国特許庁(JP)

⑪ 実用新案出願公開

⑫ 公開実用新案公報(U)

昭60-122922

⑬ Int. Cl. 4

G 02 F 1/133
G 09 F 9/00

識別記号

118

庁内整理番号

D-8205-2H
H-6731-5C

⑭ 公開 昭和60年(1985)8月19日

審査請求 未請求 (全2頁)

⑮ 考案の名称 液晶表示装置

⑯ 実 願 昭59-9287

⑰ 出 願 昭59(1984)1月26日

⑱ 考 案 者 太 田 昌 彦 東京都江東区亀戸6丁目31番1号 セイコー電子工業株式
会社内⑲ 考 案 者 荒 井 聡 東京都江東区亀戸6丁目31番1号 セイコー電子工業株式
会社内⑳ 出 願 人 セイコー電子工業株式 東京都江東区亀戸6丁目31番1号
会社

㉑ 代 理 人 弁理士 最 上 務

㉒ 実用新案登録請求の範囲

(1) シフトレジスタ回路を内蔵した、マトリクス配置型液晶表示装置において、少なくとも信号線と制御線のどちらか一方の終端にスイッチングトランジスタを有し、該スイッチングトランジスタのゲートと次段の信号線もしくは制御線をつないだことを特徴とする液晶表示装置。

(2) 該スイッチングトランジスタのソースが共通電極として信号線、制御線について少なくともそれぞれ独立にとり出さえていることを特徴とする実用新案登録請求の範囲第1項記載の液晶表示装置。

(3) 該シフトレジスタを画素部の上下に配し、該スイッチングトランジスタを信号線もしくは制

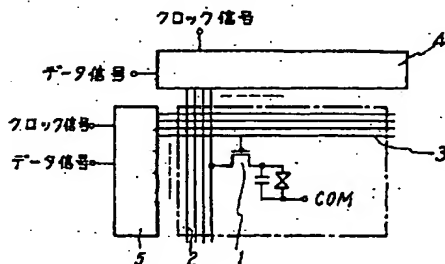
御線において少なくとも一本置きに互い違いに配置したことを特徴とする実用新案登録請求の範囲第2項記載の液晶表示装置。

図面の簡単な説明

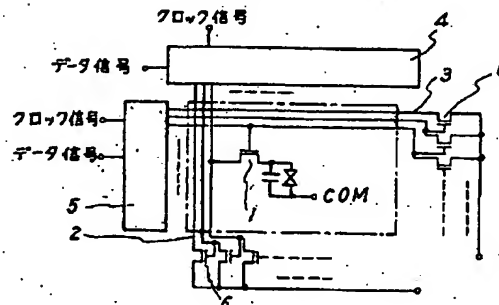
第1図は、画素部と駆動回路部を同一基板上に作り込み直結しただけの液晶表示装置の回路図で、第2図は本考案の一実施例における液晶表示装置の回路図で、第3図は本考案の他の実施例における液晶表示装置の回路図である。

1……画素選択トランジスタ、2……信号線、3……制御線、4……画素信号用シフトレジスタ回路、5……制御信号用シフトレジスタ回路、6……スイッチングトランジスタ。

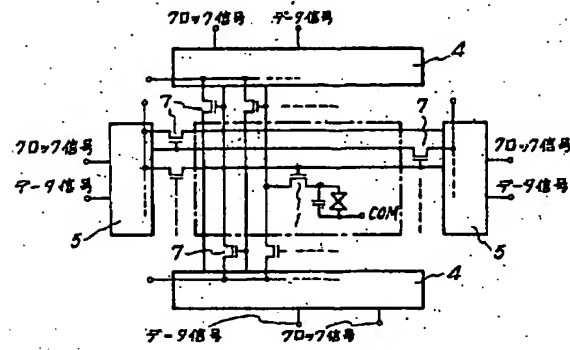
第1図



第2図



第 3 図



BEST AVAILABLE COPY